

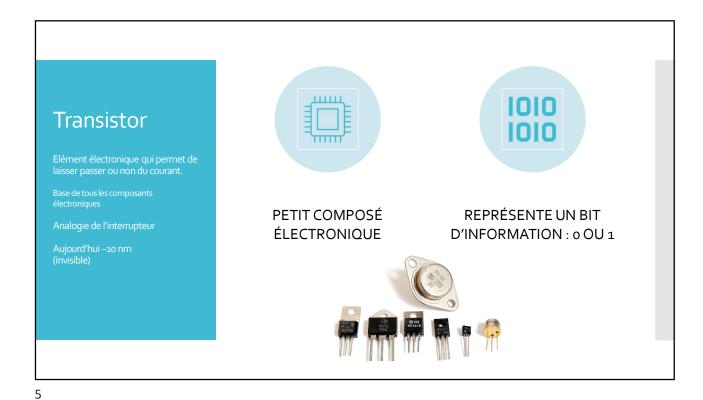
ALU
Unité Arithmétique et
Logique

Opérations arithmétiques

• Addition
• Soustraction
• Division
• Multiplication

Opérations logiques

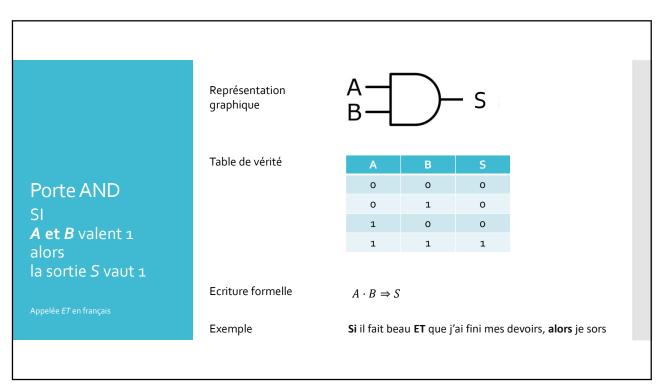
• Règles de décision
• VRAI / FAUX
• AND (et): Si il fait beau et que j'ai fini mes devoirs, alors je sors.
• OR (ou): Si il fait beau ou que j'ai fini mes devoirs, alors je sors.
• NOT (non): Si il pleut pas, alors je sors.

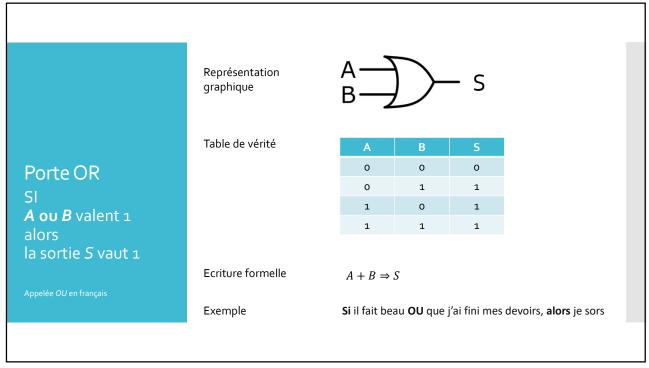


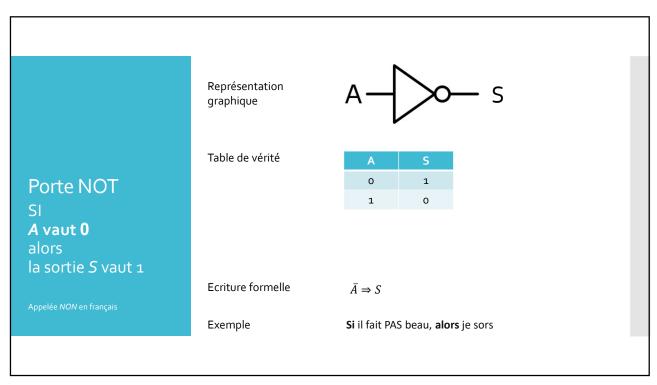
A
B
Portes logiques

Composants électroniques
constitués de transistors, qui
effectuent une opération logique
sur une ou plusieurs entrées de
courant

• E/S → représente un bit, ∅ ou 1
• 1 à n E/S
• Elles ont toutes
• une table de vérité qui détermine la sortie pour
toutes les combinaisons d'entrées
• une écriture formelle
• une représentation graphique







	Nom (français)	Schéma	Opération	Maths
Résumé	AND (ET)	A — out	$A \cdot B$ AB $A \land B$	Conjonction
	OR (<i>OU</i>)	A — out	A + B $A \lor B$	Disjonction
	NOT (NON)	A—out	$ar{A}$ $ eg A$	Négation